

(51) Int.Cl.<sup>6</sup>

識別記号

F I

H 0 3 M 3/04

H 0 3 M 3/04

G 1 0 K 15/00

H 0 3 H 17/00

6 1 1 A

H 0 3 H 17/00

6 1 1

17/02

6 4 1 N

17/02

6 4 1

H 0 4 R 3/00

3 1 0

H 0 4 R 3/00

3 1 0

G 1 0 K 15/00

M

審査請求 未請求 請求項の数13 O L (全 21 頁)

(21) 出願番号

特願平10-104252

(71) 出願人 000005016

バイオニア株式会社

東京都目黒区目黒1丁目4番1号

(22) 出願日

平成10年(1998)4月15日

(72) 発明者 吉田 実

埼玉県鶴ヶ島市富士見6丁目1番1号 バ

イオニア株式会社総合研究所内

(72) 発明者 外山 聡一

埼玉県鶴ヶ島市富士見6丁目1番1号 バ

イオニア株式会社総合研究所内

(72) 発明者 駒村 光弥

埼玉県鶴ヶ島市富士見6丁目1番1号 バ

イオニア株式会社総合研究所内

(74) 代理人 弁理士 石川 泰男

最終頁に続く

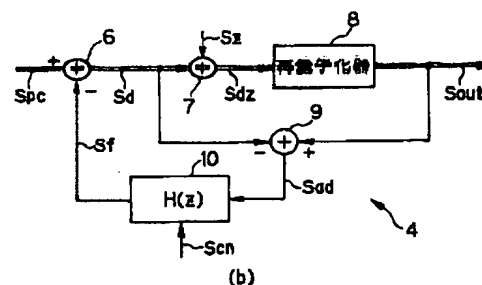
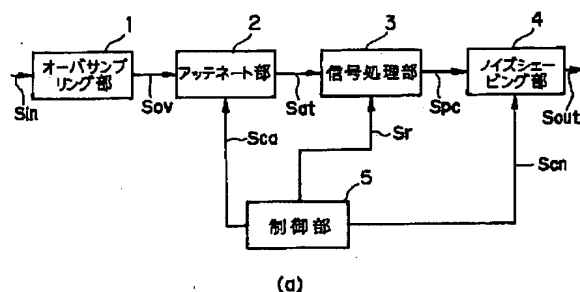
(54) 【発明の名称】 デジタル信号処理装置及びスピーカシステム

(57) 【要約】

【課題】 音響信号等の元のデジタル入力信号により近いデジタル出力信号を得ることができるデジタル信号処理装置及び当該デジタル信号処理装置を備えたスピーカシステムを提供する。

【解決手段】 デジタル入力信号  $S_{in}$  のサンプリングレートを増加させるオーバーサンプリング部1と、信号処理部3において増強されるレベルに対応して、サンプリング信号  $S_{ov}$  のレベルを低減するアッテネート部2と、アッテネート信号  $S_{at}$  に対して所望のレベル増強処理及びレベル低減処理を行う信号処理部3と、アッテネート部2におけるレベル低減処理及び信号処理部3におけるレベル変更処理に対応して処理信号  $S_{pc}$  にノイズシェーピング処理を施し、量子化精度を劣化させることなく量子化雑音を低減しデジタル出力信号  $S_{out}$  を生成するノイズシェーピング部4と、を備える。

本発明の原理を示す概要構成ブロック図



# 【特許請求の範囲】

【請求項 1】 予め設定された入力サンプリング周波数でサンプリングされて外部から入力されるデジタル入力信号に対して、当該デジタル入力信号における予め設定された特定周波数帯域のレベルを低減する低減処理を少なくとも含む予め設定された信号処理を施し、処理信号を生成する信号処理手段と、

前記デジタル入力信号又は前記処理信号のうち、いずれか一の信号のサンプリング周波数を前記入力サンプリング周波数の $N$ 倍（ $N$ は1より大きい実数）のサンプリング周波数に変換するサンプリングレート変換手段と、設定信号により示されるノイズシェーピング特性に基づき、前記生成された処理信号を量子化すると共に当該処理信号に対してノイズシェーピング処理を施し、デジタル出力信号を生成するノイズシェーピング手段と、前記信号処理の周波数－レベル特性に対応して、前記処理信号を量子化する際に生じる量子化特性の劣化を補正すると共に当該量子化特性の補正により生じる量子化雑音の増加分を前記入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させて前記デジタル出力信号を生成するように前記ノイズシェーピング特性を設定し、前記設定信号を生成する設定手段と、を備えることを特徴とするデジタル信号処理装置。

【請求項 2】 予め設定された入力サンプリング周波数でサンプリングされて外部から入力されるデジタル入力信号に対して、アッテネート信号に対する信号処理手段における増減信号処理のレベルが当該信号処理手段で処理可能なレベルより高いレベルとなることを防止すべく、当該増減信号処理に対応して前記デジタル入力信号のレベルを低減し、前記アッテネート信号を生成して前記信号処理手段に出力するアッテネート手段と、前記アッテネート信号に対して当該アッテネート信号における予め設定された第1特定周波数帯域のレベルを増強する増強処理と当該アッテネート信号における前記第1特定周波数帯域と異なる予め設定された第2特定周波数帯域のレベルを低減する低減処理とのいずれか一方を少なくとも含む前記増減信号処理を行って前記処理信号を生成する前記信号処理手段と、

前記デジタル入力信号、前記アッテネート信号又は前記処理信号のうち、いずれか一の信号のサンプリング周波数を前記入力サンプリング周波数の $N$ （ $N$ は1より大きい実数）倍のサンプリング周波数に変換するサンプリングレート変換手段と、

設定信号により示されるノイズシェーピング特性に基づき、前記生成された処理信号を量子化すると共に当該処理信号に対してノイズシェーピング処理を施し、デジタル出力信号を生成するノイズシェーピング手段と、前記アッテネート手段における低減処理の周波数－レベル特性及び前記増減信号処理における周波数－レベル特性に対応して、前記処理信号を量子化する際に生じる量

子化特性の劣化を補正すると共に当該量子化特性の補正により生じる量子化雑音の増加分を前記入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させて前記デジタル出力信号を生成するように前記ノイズシェーピング特性を設定し、前記設定信号を生成する設定手段と、

を備えることを特徴とするデジタル信号処理装置。

【請求項 3】 予め設定された入力サンプリング周波数でサンプリングされて外部から入力されるデジタル入力信号に対して、当該デジタル入力信号における予め設定された第1特定周波数帯域のレベルを増強する増強処理と当該アッテネート信号における前記第1特定周波数帯域と異なる予め設定された第2特定周波数帯域のレベルを低減する低減処理とのいずれか一方を少なくとも含む増減信号処理を行って処理信号を生成し、アッテネート手段に出力する信号処理手段と、

デジタル出力信号のレベルが予め設定された所定のレベルを越えることを防止すべく、前記増減信号処理に対応して前記処理信号のレベルを低減し、アッテネート信号を生成してノイズシェーピング手段に出力する前記アッテネート手段と、

前記デジタル入力信号、前記アッテネート信号又は前記処理信号のうち、いずれか一の信号のサンプリング周波数を前記入力サンプリング周波数の $N$ （ $N$ は1より大きい実数）倍のサンプリング周波数に変換するサンプリングレート変換手段と、

設定信号により示されるノイズシェーピング特性に基づき、前記生成されたアッテネート信号を量子化すると共に当該アッテネート信号に対してノイズシェーピング処理を施し、前記デジタル出力信号を生成するノイズシェーピング手段と、

前記アッテネート手段における低減処理の周波数－レベル特性及び前記増減信号処理における周波数－レベル特性に対応して、前記アッテネート信号を量子化する際に生じる量子化特性の劣化を補正すると共に当該量子化特性の補正により生じる量子化雑音の増加分を前記入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させて前記デジタル出力信号を生成するように前記ノイズシェーピング特性を設定し、前記設定信号を生成する設定手段と、

を備えることを特徴とするデジタル信号処理装置。

【請求項 4】 請求項 1 から 3 のいずれか一項に記載のデジタル信号処理装置において、

前記ノイズシェーピング手段は、予め設定されたディザを加算するディザ加算手段を更に備え、

前記設定手段は、当該ディザの加算により増加した雑音成分をも補償するように前記ノイズシェーピング特性を設定し前記設定信号を生成することを特徴とするデジタル信号処理装置。

【請求項 5】 アッテネート信号に対する信号処理手段

における信号処理が当該信号処理手段で処理可能なレベルより高いレベルとなることを防止すべく、当該信号処理に対応して予め設定された周波数－レベル特性に基づいて、予め設定された入力サンプリング周波数でサンプリングされて外部から入力されるデジタル入力信号のレベルを低減し、前記アッテネート信号を生成するアッテネート手段と、

前記生成されたアッテネート信号に対して、予め設定された周波数－レベル特性に基づき当該アッテネート信号における予め設定された特定周波数帯域のレベルを増強する増強処理又は前記特定周波数帯域のレベルを低減する低減処理のいずれか一方を少なくとも含む予め設定された前記信号処理を施し、処理信号を生成する前記信号処理手段と、

前記デジタル入力信号、前記アッテネート信号又は前記処理信号のうち、いずれか一の信号のサンプリング周波数を前記入力サンプリング周波数の $N$ 倍（ $N$ は1より大きい実数）のサンプリング周波数に変換するサンプリングレート変換手段と、

前記生成された処理信号を量子化すると共に、前記アッテネート手段における低減処理の周波数－レベル特性及び前記信号処理における周波数－レベル特性に対応して前記処理信号を量子化する際に生じる量子化特性の劣化を補正し、且つ当該量子化特性の補正により生じる量子化雑音の増加分を前記入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させるように予め設定されたノイズシェーピング特性に基づくノイズシェーピング処理を前記処理信号に対して施し、前記デジタル出力信号を生成するノイズシェーピング手段と、を備えることを特徴とするデジタル信号処理装置。

【請求項6】 予め設定された入力サンプリング周波数でサンプリングされて外部から入力されるデジタル入力信号に対して、当該デジタル入力信号における予め設定された特定周波数帯域のレベルを低減する低減処理及び前記特性周波数帯域のレベルを増強する増強処理のいずれか一方を少なくとも含む予め設定された信号処理を施し、処理信号を生成する信号処理手段と、デジタル出力信号のレベルが予め設定された所定のレベルを越えることを防止すべく、前記信号処理に対応して前記処理信号のレベルを低減し、アッテネート信号を生成するアッテネート手段と、

前記デジタル入力信号、前記処理信号又は前記アッテネート信号のうち、いずれか一の信号のサンプリング周波数を前記入力サンプリング周波数の $N$ 倍（ $N$ は1より大きい実数）のサンプリング周波数に変換するサンプリングレート変換手段と、

前記生成されたアッテネート信号を量子化すると共に、前記アッテネート手段における低減処理の周波数－レベル特性及び前記信号処理における周波数－レベル特性に対応して前記アッテネート信号を量子化する際に生じる

量子化特性の劣化を補正し、且つ当該量子化特性の補正により生じる量子化雑音の増加分を前記入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させるように予め設定されたノイズシェーピング特性に基づくノイズシェーピング処理を前記アッテネート信号に対して施し、前記デジタル出力信号を生成するノイズシェーピング手段と、

を備えることを特徴とするデジタル信号処理装置。

【請求項7】 請求項1から6のいずれか一項に記載のデジタル情報処理装置において、

前記信号処理手段は、前記デジタル入力信号におけるビット数に各前記量子化に伴って削減されるビット数を加えたビット数より多いビット数のデジタル処理が可能であることを特徴とするデジタル情報処理装置。

【請求項8】 請求項2から7のいずれか一項に記載のデジタル信号処理装置と、

前記デジタル出力信号に対応する音を出力するスピーカ手段と、

を備えるスピーカシステムであって、

前記デジタル入力信号は、少なくとも40ヘルツよりも高い前記入力サンプリング周波数でサンプリングされた音響信号であると共に、

前記信号処理手段は前記音響信号に対応する前記処理信号を生成し、

更に前記ノイズシェーピング手段は前記量子化雑音の増加分を前記入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させて前記音響信号に対応する前記デジタル出力信号を生成することを特徴とするスピーカシステム。

【請求項9】 請求項8に記載のスピーカシステムにおいて、

複数の前記スピーカ手段と、

各前記スピーカ手段毎に設けられ、当該各スピーカ手段における出力特性を補正する複数の第2アッテネート手段と、

各前記スピーカ手段毎に設けられ、前記第2アッテネート手段における補正処理に起因する量子化特性の劣化をも補正する前記ノイズシェーピング特性により前記ノイズシェーピング処理を夫々行う複数の前記ノイズシェーピング手段と、

を備えることを特徴とするスピーカシステム。

【請求項10】 予め設定された入力サンプリング周波数でサンプリングされて外部から入力されるデジタル入力信号に対応する音を出力するスピーカ手段を備えるスピーカシステムにおいて、

前記スピーカ手段の出力特性を補正すべくデジタル入力信号に対して当該デジタル入力信号のレベルを低減する低減処理を少なくとも含む補正処理を施し、補正信号を生成する補正手段と、

前記デジタル入力信号又は前記補正信号のうち、いず

れか一の信号のサンプリング周波数を前記入力サンプリング周波数の $N$ 倍 ( $N$ は1より大きい実数) のサンプリング周波数に変換するサンプリングレート変換手段と、設定信号により示されるノイズシェーピング特性に基づき、前記生成された補正信号を量子化すると共に当該補正信号に対してノイズシェーピング処理を施し、デジタル出力信号を生成するノイズシェーピング手段と、前記補正処理の周波数-レベル特性に対応して、前記補正信号を量子化する際に生じる量子化特性の劣化を補正すると共に当該量子化特性の補正により生じる量子化雑音の増加分を前記入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させて前記デジタル出力信号を生成するように前記ノイズシェーピング特性を設定し、前記設定信号を生成する設定手段と、を備えることを特徴とするスピーカシステム。

【請求項11】 請求項10に記載のスピーカシステムにおいて、

複数の前記スピーカ手段と、

各前記スピーカ手段毎に設けられ、前記デジタル入力信号に対して当該各スピーカ手段における出力特性を補正するための前記補正処理を更に施し、前記補正信号を夫々生成する複数の前記補正手段と、

各前記スピーカ手段毎に設けられ、各前記補正手段における補正処理に起因する量子化特性の劣化をも補正する前記ノイズシェーピング特性により前記ノイズシェーピング処理を夫々行う複数の前記ノイズシェーピング手段と、

を備えることを特徴とするスピーカシステム。

【請求項12】 請求項11に記載のスピーカシステムにおいて、

各前記補正手段は、各前記スピーカ手段間における出力特性の相違を補償することを特徴とするスピーカシステム。

【請求項13】 請求項8から12のいずれか一項に記載のスピーカシステムにおいて、

前記デジタル出力信号のうち、前記入力サンプリング周波数の二分の一より高い周波数帯域の当該デジタル出力信号のレベルを低減するローパスフィルタ手段を更に備えることを特徴とするスピーカシステム。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、デジタル的に入力信号を処理するデジタル信号処理装置に関し、より詳細には、スピーカを含む音響システムに適用して好適なデジタル信号処理装置の技術分野に属する。

【0002】

【従来の技術】従来、音響信号をデジタル化し、当該デジタル化された音響信号に対して種々の処理をデジタル的に施す、いわゆるDSP (Digital Signal Processor) と称される処理装置が一般化しつつある。

【0003】ここで、当該DSP内で、例えば、特定の周波数帯の音響信号のレベルのみをデジタル的に低減する又は増強するいわゆるグラフィックイコライザ処理を実行する場合を考えると、当該低減処理を施すと、その低減処理された音響信号を再量子化する際に下位の数ビットが脱落することとなるが、従来の上記DSPでは、この下位ビットの脱落を無視してその後の信号処理を施すようにしていた。これは、当該下位の数ビットを無視しても再生される音響信号の特性にはさほど大きな影響が残らないことによる。

【0004】

【発明が解決しようとする課題】しかしながら、近年、音響装置の高精度化・高機能化に伴って、多くの使用者によってより原音に近い音の再生が嗜好されるようになってきており、この場合には上記従来のDSPにおける下位ビットの脱落による雑音又は歪みが無視できなくなるといった問題点が生じてきた。

【0005】また、上記音響装置の高精度化・高機能化に伴って、アナログ信号である音響信号をデジタル信号に変換する際に生じるいわゆる量子化雑音も、より低減する必要性が生じてきたという問題点もある。

【0006】そこで、本発明は、上記の各問題点に鑑みて為されたもので、その課題は、音響信号等の元のデジタル入力信号により近いデジタル出力信号を得ることができるデジタル信号処理装置及び当該デジタル出力信号に対応する音を出力するスピーカシステムを提供することにある。

【0007】

【課題を解決するための手段】上記の課題を解決するために、請求項1に記載の発明は、予め設定された入力サンプリング周波数でサンプリングされて外部から入力されるデジタル入力信号に対して、当該デジタル入力信号における予め設定された特定周波数帯域のレベルを低減する低減処理を少なくとも含む予め設定された信号処理を施し、処理信号を生成する信号処理部等の信号処理手段と、前記デジタル入力信号又は前記処理信号のうち、いずれか一の信号のサンプリング周波数を前記入力サンプリング周波数の $N$ 倍 ( $N$ は1より大きい実数) のサンプリング周波数に変換するオーバーサンプリング部等のサンプリングレート変換手段と、設定信号により示されるノイズシェーピング特性に基づき、前記生成された処理信号を量子化すると共に当該処理信号に対してノイズシェーピング処理を施し、デジタル出力信号を生成するノイズシェーピング部等のノイズシェーピング手段と、前記信号処理の周波数-レベル特性に対応して、前記処理信号を量子化する際に生じる量子化特性の劣化を補正すると共に当該量子化特性の補正により生じる量子化雑音の増加分を前記入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させて前記デジタル出力信号を生成するように前記ノイズシェー

ング特性を設定し、前記設定信号を生成する制御部等の設定手段と、を備える。

【0008】請求項1に記載の発明の作用によれば、信号処理手段は、デジタル入力信号に対して信号処理を施し、処理信号を生成する。

【0009】このとき、サンプリングレート変換手段は、デジタル入力信号又は処理信号のうち、いずれか一の信号のサンプリング周波数をN倍のサンプリング周波数に変換する。

【0010】そして、ノイズシェーピング手段は、設定信号により示されるノイズシェーピング特性に基づき、生成された処理信号を量子化すると共に当該処理信号に対してノイズシェーピング処理を施し、デジタル出力信号を生成する。

【0011】このとき、設定手段は、信号処理の周波数－レベル特性に対応して、処理信号を量子化する際に生じる量子化特性の劣化を補正すると共に当該量子化特性の補正により生じる量子化雑音の増加分を入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させてデジタル出力信号を生成するようにノイズシェーピング特性を設定し、設定信号を生成する。

【0012】よって、デジタル入力信号又は処理信号のサンプリングレートを増加し、更に処理信号に対して信号処理の周波数－レベル特性に対応したノイズシェーピング処理を施すので、レベルが低減された処理信号の量子化により脱落したビット成分を補償することができると共に、入力サンプリング周波数の二分の一の周波数より低い周波数帯域の量子化雑音を相対的に低減できる。

【0013】上記の課題を解決するために、請求項2に記載の発明は、予め設定された入力サンプリング周波数でサンプリングされて外部から入力されるデジタル入力信号に対して、アッテネート信号に対する信号処理手段における増減信号処理のレベルが当該信号処理手段で処理可能なレベルより高いレベルとなることを防止すべく、当該増減信号処理に対応して前記デジタル入力信号のレベルを低減し、前記アッテネート信号を生成して前記信号処理手段に出力するアッテネート部等のアッテネート手段と、前記アッテネート信号に対して当該アッテネート信号における予め設定された第1特定周波数帯域のレベルを増強する増強処理と当該アッテネート信号における前記第1特定周波数帯域と異なる予め設定された第2特定周波数帯域のレベルを低減する低減処理とのいずれか一方を少なくとも含む前記増減信号処理を行って前記処理信号を生成する信号処理部等の前記信号処理手段と、前記デジタル入力信号、前記アッテネート信号又は前記処理信号のうち、いずれか一の信号のサンプリング周波数を前記入力サンプリング周波数のN（Nは1より大きい実数）倍のサンプリング周波数に変換するオーバーサンプリング部等のサンプリングレート変換手段

と、設定信号により示されるノイズシェーピング特性に基づき、前記生成された処理信号を量子化すると共に当該処理信号に対してノイズシェーピング処理を施し、デジタル出力信号を生成するノイズシェーピング部等のノイズシェーピング手段と、前記アッテネート手段における低減処理の周波数－レベル特性及び前記増減信号処理における周波数－レベル特性に対応して、前記処理信号を量子化する際に生じる量子化特性の劣化を補正すると共に当該量子化特性の補正により生じる量子化雑音の増加分を前記入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させて前記デジタル出力信号を生成するように前記ノイズシェーピング特性を設定し、前記設定信号を生成する制御部等の設定手段と、を備える。

【0014】請求項2に記載の発明の作用によれば、アッテネート手段は、信号処理手段における増減信号処理に対応してデジタル入力信号のレベルを低減し、アッテネート信号を生成して信号処理手段に出力する。

【0015】次に、信号処理手段は、アッテネート信号に対して増減信号処理を行って処理信号を生成する。

【0016】このとき、サンプリングレート変換手段は、デジタル入力信号、アッテネート信号又は処理信号のうち、いずれか一の信号のサンプリング周波数を入力サンプリング周波数のN倍のサンプリング周波数に変換する。

【0017】そして、ノイズシェーピング手段は、設定信号により示されるノイズシェーピング特性に基づき、生成された処理信号を量子化すると共に当該処理信号に対してノイズシェーピング処理を施し、デジタル出力信号を生成する。

【0018】このとき、設定手段は、アッテネート手段における低減処理の周波数－レベル特性及び増減信号処理における周波数－レベル特性に対応して、処理信号を量子化する際に生じる量子化特性の劣化を補正すると共に当該量子化特性の補正により生じる量子化雑音の増加分を入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させてデジタル出力信号を生成するようにノイズシェーピング特性を設定し、設定信号を生成する。

【0019】よって、デジタル入力信号、アッテネート信号又は処理信号のうち、いずれか一の信号のサンプリングレートを増加し、更に処理信号に対して、アッテネート手段における低減処理の周波数－レベル特性及び増減信号処理の周波数－レベル特性に対応したノイズシェーピング処理を施すので、信号処理手段において増強処理を行うときでも、レベルが低減された処理信号の量子化により脱落したビット成分を補償することができると共に、入力サンプリング周波数の二分の一の周波数より低い周波数帯域の量子化雑音を相対的に低減できる。

【0020】上記の課題を解決するために、請求項3に

記載の発明は、予め設定された入力サンプリング周波数でサンプリングされて外部から入力されるデジタル入力信号に対して、当該デジタル入力信号における予め設定された第1特定周波数帯域のレベルを増強する増強処理と当該アッテネート信号における前記第1特定周波数帯域と異なる予め設定された第2特定周波数帯域のレベルを低減する低減処理とのいずれか一方を少なくとも含む増減信号処理を行って処理信号を生成し、アッテネート手段に出力する信号処理部等の信号処理手段と、デジタル出力信号のレベルが予め設定された所定のレベルを越えることを防止すべく、前記増減信号処理に対応して前記処理信号のレベルを低減し、アッテネート信号を生成してノイズシェーピング手段に出力するアッテネート部等の前記アッテネート手段と、前記デジタル入力信号、前記アッテネート信号又は前記処理信号のうち、いずれかの信号のサンプリング周波数を前記入力サンプリング周波数の $N$  ( $N$ は1より大きい実数) 倍のサンプリング周波数に変換するオーバーサンプリング部等のサンプリングレート変換手段と、設定信号により示されるノイズシェーピング特性に基づき、前記生成されたアッテネート信号を量子化すると共に当該アッテネート信号に対してノイズシェーピング処理を施し、前記デジタル出力信号を生成するノイズシェーピング部等のノイズシェーピング手段と、前記アッテネート手段における低減処理の周波数-レベル特性及び前記増減信号処理における周波数-レベル特性に対応して、前記アッテネート信号を量子化する際に生じる量子化特性の劣化を補正すると共に当該量子化特性の補正により生じる量子化雑音の増加分を前記入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させて前記デジタル出力信号を生成するように前記ノイズシェーピング特性を設定し、前記設定信号を生成する制御部等の設定手段と、を備える。

【0021】請求項3に記載の発明の作用によれば、信号処理手段は、デジタル入力信号に対して増減信号処理を行って処理信号を生成しアッテネート手段に出力する。

【0022】そして、アッテネート手段は、増減信号処理に対応して処理信号のレベルを低減し、アッテネート信号を生成してノイズシェーピング手段に出力する。

【0023】このとき、サンプリングレート変換手段は、デジタル入力信号、アッテネート信号又は処理信号のうち、いずれかの信号のサンプリング周波数を入力サンプリング周波数の $N$ 倍のサンプリング周波数に変換する。

【0024】そして、ノイズシェーピング手段は、設定信号により示されるノイズシェーピング特性に基づき、生成されたアッテネート信号を量子化すると共に当該アッテネート信号に対してノイズシェーピング処理を施し、デジタル出力信号を生成する。

【0025】このとき、設定手段は、アッテネート手段における低減処理の周波数-レベル特性及び増減信号処理における周波数-レベル特性に対応して、アッテネート信号を量子化する際に生じる量子化特性の劣化を補正すると共に当該量子化特性の補正により生じる量子化雑音の増加分を入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させてデジタル出力信号を生成するようにノイズシェーピング特性を設定し、設定信号を生成する。

10 【0026】よって、デジタル入力信号、アッテネート信号又は処理信号のうち、いずれかの信号のサンプリングレートを増加し、更にアッテネート信号に対して、アッテネート手段における低減処理の周波数-レベル特性及び増減信号処理における周波数-レベル特性に対応したノイズシェーピング処理を施すので、デジタル出力信号のレベルを調整すべくアッテネート手段において低減処理を行っても、レベルが低減されたアッテネート信号の量子化により脱落したビット成分を補償することができると共に、入力サンプリング周波数の二分の一の周波数より低い周波数帯域の量子化雑音を相対的に低減できる。

【0027】上記の課題を解決するために、請求項4に記載の発明は、請求項1から3のいずれか一項に記載のデジタル信号処理装置において、前記ノイズシェーピング手段は、予め設定されたディザを加算する加算器等のディザ加算手段を更に備え、前記設定手段は、当該ディザの加算により増加した雑音成分をも補償するように前記ノイズシェーピング特性を設定し前記設定信号を生成するように構成される。

30 【0028】請求項4に記載の発明の作用によれば、請求項1から3のいずれか一項に記載の発明の作用に加えて、ノイズシェーピング手段における加算手段はディザを加算する。

【0029】そして、設定手段は、当該ディザの加算により増加した雑音成分をも補償するようにノイズシェーピング特性を設定し設定信号を生成する。

【0030】よって、ディザの加算により量子化雑音を白色雑音化できる共に当該ディザの加算により増加した雑音成分も除去できる。

40 【0031】上記の課題を解決するために、請求項5に記載の発明は、アッテネート信号に対する信号処理手段における信号処理が当該信号処理手段で処理可能なレベルより高いレベルとなることを防止すべく、当該信号処理に対応して予め設定された周波数-レベル特性に基づいて、予め設定された入力サンプリング周波数でサンプリングされて外部から入力されるデジタル入力信号のレベルを低減し、前記アッテネート信号を生成するアッテネート部等のアッテネート手段と、前記生成されたアッテネート信号に対して、予め設定された周波数-レベル特性に基づき当該アッテネート信号における予め設定

された特定周波数帯域のレベルを増強する増強処理又は前記特定周波数帯域のレベルを低減する低減処理のいずれか一方を少なくとも含む予め設定された前記信号処理を施し、処理信号を生成する信号処理部等の前記信号処理手段と、前記デジタル入力信号、前記アッテネート信号又は前記処理信号のうち、いずれか一の信号のサンプリング周波数を前記入力サンプリング周波数のN倍

(Nは1より大きい実数)のサンプリング周波数に変換するオーバーサンプリング部等のサンプリングレート変換手段と、前記生成された処理信号を量子化すると共に、前記アッテネート手段における低減処理の周波数-レベル特性及び前記信号処理における周波数-レベル特性に対応して前記処理信号を量子化する際に生じる量子化特性の劣化を補正し、且つ当該量子化特性の補正により生じる量子化雑音の増加分を前記入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させるように予め設定されたノイズシェーピング特性に基づくノイズシェーピング処理を前記処理信号に対して施し、前記デジタル出力信号を生成するノイズシェーピング部等のノイズシェーピング手段と、を備える。

【0032】請求項5に記載の発明の作用によれば、アッテネート手段は、信号処理手段における信号処理に対応して予め設定された周波数-レベル特性に基づいてデジタル入力信号のレベルを低減しアッテネート信号を生成する。

【0033】そして、信号処理手段は、生成されたアッテネート信号に対して、予め設定された周波数-レベル特性に基づき信号処理を施し、処理信号を生成する。

【0034】このとき、サンプリングレート変換手段は、デジタル入力信号、アッテネート信号又は処理信号のうち、いずれか一の信号のサンプリング周波数を入力サンプリング周波数のN倍のサンプリング周波数に変換する。

【0035】そして、ノイズシェーピング手段は、生成された処理信号を量子化すると共に、アッテネート手段における低減処理の周波数-レベル特性及び信号処理における周波数-レベル特性に対応して処理信号を量子化する際に生じる量子化特性の劣化を補正し、且つ当該量子化特性の補正により生じる量子化雑音の増加分を入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させるように予め設定されたノイズシェーピング特性に基づくノイズシェーピング処理を処理信号に対して施し、デジタル出力信号を生成する。

【0036】よって、デジタル入力信号、アッテネート信号又は処理信号のうち、いずれか一の信号のサンプリングレートを増加し、更に処理信号に対してアッテネート手段における低減処理の周波数-レベル特性及び信号処理手段における信号処理の周波数-レベル特性に対応したノイズシェーピング処理を施すので、レベルが低減された処理信号の量子化により脱落したビット成分を

補償することができると共に、入力サンプリング周波数の二分の一の周波数より低い周波数帯域の量子化雑音を相対的に低減できる。

【0037】上記の課題を解決するために、請求項6に記載の発明は、予め設定された入力サンプリング周波数でサンプリングされて外部から入力されるデジタル入力信号に対して、当該デジタル入力信号における予め設定された特定周波数帯域のレベルを低減する低減処理及び前記特性周波数帯域のレベルを増強する増強処理のいずれか一方を少なくとも含む予め設定された信号処理を施し、処理信号を生成する信号処理部等の信号処理手段と、デジタル出力信号のレベルが予め設定された所定のレベルを越えることを防止すべく、前記信号処理に対応して前記処理信号のレベルを低減し、アッテネート信号を生成するアッテネート部等のアッテネート手段と、前記デジタル入力信号、前記処理信号又は前記アッテネート信号のうち、いずれか一の信号のサンプリング周波数を前記入力サンプリング周波数のN倍(Nは1より大きい実数)のサンプリング周波数に変換するオーバーサンプリング部等のサンプリングレート変換手段と、前記生成されたアッテネート信号を量子化すると共に、前記アッテネート手段における低減処理の周波数-レベル特性及び前記信号処理における周波数-レベル特性に対応して前記アッテネート信号を量子化する際に生じる量子化特性の劣化を補正し、且つ当該量子化特性の補正により生じる量子化雑音の増加分を前記入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させるように予め設定されたノイズシェーピング特性に基づくノイズシェーピング処理を前記アッテネート信号に対して施し、前記デジタル出力信号を生成するノイズシェーピング部等のノイズシェーピング手段と、を備える。

【0038】請求項6に記載の発明の作用によれば、信号処理手段は、デジタル入力信号に対して予め設定された信号処理を施し、処理信号を生成する。

【0039】そして、アッテネート手段は、デジタル出力信号のレベルが予め設定された所定のレベルを越えることを防止すべく、信号処理に対応して処理信号のレベルを低減し、アッテネート信号を生成する。

【0040】このとき、サンプリングレート変換手段は、デジタル入力信号、処理信号又はアッテネート信号のうち、いずれか一の信号のサンプリング周波数を入力サンプリング周波数のN倍のサンプリング周波数に変換する。

【0041】そして、ノイズシェーピング手段は、生成されたアッテネート信号を量子化すると共に、アッテネート手段における低減処理の周波数-レベル特性及び信号処理における周波数-レベル特性に対応してアッテネート信号を量子化する際に生じる量子化特性の劣化を補正し、且つ当該量子化特性の補正により生じる量子化雑

音の増加分を入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させるように予め設定されたノイズシェーピング特性に基づくノイズシェーピング処理をアッテネート信号に対して施し、デジタル出力信号を生成する。

【0042】よって、デジタル入力信号、アッテネート信号又は処理信号のうち、いずれか一の信号のサンプリングレートを増加し、更にアッテネート信号に対して、アッテネート手段における低減処理の周波数－レベル特性及び信号処理における周波数－レベル特性に対応したノイズシェーピング処理を施すので、デジタル出力信号のレベルを調整すべくアッテネート手段において低減処理を行っても、レベルが低減されたアッテネート信号の量子化により脱落したビット成分を補償することができると共に、入力サンプリング周波数の二分の一の周波数より低い周波数帯域の量子化雑音を相対的に低減できる。

【0043】上記の課題を解決するために、請求項7に記載の発明は、請求項1から6のいずれか一項に記載のデジタル情報処理装置において、前記信号処理手段は、前記デジタル入力信号におけるビット数に各前記量子化に伴って削減されるビット数を加えたビット数より多いビット数のデジタル処理が可能であるように構成される。

【0044】請求項7に記載の発明の作用によれば、請求項1から6のいずれか一項に記載の発明の作用に加えて、信号処理手段が、デジタル入力信号におけるビット数に各量子化に伴って削減されるビット数を加えたビット数より多いビット数のデジタル処理が可能であるので、デジタル信号処理装置全体としていわゆる桁落ちによる量子化雑音の増加を防止できる。

【0045】上記の課題を解決するために、請求項8に記載の発明は、請求項2から7のいずれか一項に記載のデジタル信号処理装置と、前記デジタル出力信号に対応する音を出力するスピーカ等のスピーカ手段と、を備えるスピーカシステムであって、前記デジタル入力信号は、少なくとも40ヘルツよりも高い前記入力サンプリング周波数でサンプリングされた音響信号であると共に、前記信号処理手段は前記音響信号に対応する前記処理信号を生成し、更に前記ノイズシェーピング手段は前記量子化雑音の増加分を前記入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させて前記音響信号に対応する前記デジタル出力信号を生成するように構成される。

【0046】請求項8に記載の発明の作用によれば、請求項2から7のいずれか一項に記載の発明の作用に加えて、スピーカ手段はデジタル出力信号に対応する音を出力する。

【0047】このとき、デジタル入力信号は、少なくとも40ヘルツよりも高い入力サンプリング周波数でサ

ンプリングされた音響信号とされている。

【0048】また、信号処理手段は音響信号に対応する処理信号を生成する。

【0049】更にノイズシェーピング手段は量子化雑音の増加分を入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させて音響信号に対応するデジタル出力信号を生成する。

【0050】よって、レベルが低減された音響信号に対応する処理信号の量子化により脱落したビット成分を補償することができると共に、音響信号における入力サンプリング周波数の二分の一の周波数より低い周波数帯域の量子化雑音を相対的に低減できる。

【0051】上記の課題を解決するために、請求項9に記載の発明は、請求項8に記載のスピーカシステムにおいて、複数の前記スピーカ手段と、各前記スピーカ手段毎に設けられ、当該各スピーカ手段における出力特性を補正する複数のアッテネータ等の第2アッテネート手段と、各前記スピーカ手段毎に設けられ、前記第2アッテネート手段における補正処理に起因する量子化特性の劣化をも補正する前記ノイズシェーピング特性により前記ノイズシェーピング処理を夫々行う複数の前記ノイズシェーピング手段と、を備える。

【0052】請求項9に記載の発明の作用によれば、請求項8に記載の発明の作用に加えて、複数のスピーカ手段毎に設けられた第2アッテネート手段は、当該各スピーカ手段における出力特性を補正する。

【0053】そして、各スピーカ手段毎に設けられたノイズシェーピング手段は、第2アッテネート手段における補正処理に起因する量子化特性の劣化をも補正するノイズシェーピング特性によりノイズシェーピング処理を夫々行う。

【0054】よって、複数のスピーカ手段を有するスピーカシステムであっても、量子化特性を改善すると共に各スピーカ手段の出力特性を補正することができる。

【0055】上記の課題を解決するために、請求項10に記載の発明は、予め設定された入力サンプリング周波数でサンプリングされて外部から入力されるデジタル入力信号に対応する音を出力するスピーカ等のスピーカ手段を備えるスピーカシステムにおいて、前記スピーカ手段の出力特性を補正すべくデジタル入力信号に対して当該デジタル入力信号のレベルを低減する低減処理を少なくとも含む補正処理を施し、補正信号を生成するアッテネータ等の補正手段と、前記デジタル入力信号又は前記補正信号のうち、いずれか一の信号のサンプリング周波数を前記入力サンプリング周波数のN倍（Nは1より大きい実数）のサンプリング周波数に変換するオーバーサンプリング部等のサンプリングレート変換手段と、設定信号により示されるノイズシェーピング特性に基づき、前記生成された補正信号を量子化すると共に当該補正信号に対してノイズシェーピング処理を施し、デ



ィジタル出力信号を生成するノイズシェーピング部等のノイズシェーピング手段と、前記補正処理の周波数－レベル特性に対応して、前記補正信号を量子化する際に生じる量子化特性の劣化を補正すると共に当該量子化特性の補正により生じる量子化雑音の増加分を前記入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させて前記ディジタル出力信号を生成するように前記ノイズシェーピング特性を設定し、前記設定信号を生成する制御部等の設定手段と、を備える。

【0056】請求項10に記載の発明の作用によれば、補正手段は、スピーカ手段の出力特性を補正するべくディジタル入力信号に対して当該ディジタル入力信号のレベルを低減する低減処理を少なくとも含む補正処理を施し、補正信号を生成する。

【0057】このとき、サンプリングレート変換手段は、ディジタル入力信号又は補正信号のうち、いずれかの信号のサンプリング周波数を入力サンプリング周波数のN倍のサンプリング周波数に変換する。

【0058】そして、ノイズシェーピング手段は、設定信号により示されるノイズシェーピング特性に基づき、生成された補正信号を量子化すると共に当該補正信号に対してノイズシェーピング処理を施し、ディジタル出力信号を生成する。

【0059】このとき、設定手段は、補正処理の周波数－レベル特性に対応して、補正信号を量子化する際に生じる量子化特性の劣化を補正すると共に当該量子化特性の補正により生じる量子化雑音の増加分を入力サンプリング周波数の二分の一の周波数よりも高い周波数帯域に移行させてディジタル出力信号を生成するようにノイズシェーピング特性を設定し、設定信号を生成する。

【0060】よって、ディジタル入力信号又は補正信号のうち、いずれかの信号のサンプリングレートを増加し、更に補正信号に対して補正処理の周波数－レベル特性に対応したノイズシェーピング処理を施すので、レベルが低減された補正信号の量子化により脱落したビット成分を補償することができると共に、入力サンプリング周波数の二分の一の周波数より低い周波数帯域の量子化雑音を相対的に低減できる。

【0061】上記の課題を解決するために、請求項11に記載の発明は、請求項10に記載のスピーカシステムにおいて、複数の前記スピーカ手段と、各前記スピーカ手段毎に設けられ、前記ディジタル入力信号に対して当該各スピーカ手段における出力特性を補正するための前記補正処理を更に施し、前記補正信号を夫々生成する複数の前記補正手段と、各前記スピーカ手段毎に設けられ、各前記補正手段における補正処理に起因する量子化特性の劣化をも補正する前記ノイズシェーピング特性により前記ノイズシェーピング処理を夫々行う複数の前記ノイズシェーピング手段と、を備える。

【0062】請求項11に記載の発明の作用によれば、

請求項10に記載の発明の作用に加えて、複数のスピーカ手段毎に設けられた補正手段は、ディジタル入力信号に対して当該各スピーカ手段における出力特性を補正するための補正処理を更に施し、補正信号を夫々生成する。

【0063】そして、各スピーカ手段毎に設けられたノイズシェーピング手段は、各補正手段における補正処理に起因する量子化特性の劣化をも補正するノイズシェーピング特性によりノイズシェーピング処理を夫々行う。

【0064】よって、複数のスピーカ手段を有するスピーカシステムであっても、量子化特性を改善すると共に各スピーカ手段の出力特性を補正することができる。

【0065】上記の課題を解決するために、請求項12に記載の発明は、請求項11に記載のスピーカシステムにおいて、各前記補正手段は、各前記スピーカ手段間における出力特性の相違を補償するように構成される。

【0066】請求項12に記載の発明の作用によれば、請求項11に記載の発明の作用に加えて、各補正手段が各スピーカ手段間における出力特性の相違を補償するので、歪みの無い良好な音を出力することができる。

【0067】上記の課題を解決するために、請求項13に記載の発明は、請求項8から12のいずれか一項に記載のスピーカシステムにおいて、前記ディジタル出力信号のうち、前記入力サンプリング周波数の二分の一より高い周波数帯域の当該ディジタル出力信号のレベルを低減するローパスフィルタ等のローパスフィルタ手段を更に備える。

【0068】請求項13に記載の発明の作用によれば、請求項8から12のいずれか一項に記載の発明の作用に加えて、ローパスフィルタ手段は、ディジタル出力信号のうち、入力サンプリング周波数の二分の一より高い周波数帯域の当該ディジタル出力信号のレベルを低減する。

【0069】よって、サンプリング周波数よりも高い周波数帯域に移行している量子化雑音を除去することができる。

【0070】

【発明の実施の形態】次に、本発明に好適な実施の形態について、図面に基づいて説明する。なお、以下に説明する実施の形態は、周波数帯の異なる音の再生を夫々に担う複数のスピーカを有するスピーカシステムについて本発明を適用した場合の実施の形態である。

【0071】(I) 本発明の原理

まず、具体的な実施形態を説明する前に、本発明の原理について図1及び図2を用いて説明する。

【0072】図1(a)に示すように、本発明は、サンプリングレート変換手段としてのオーバーサンプリング部1と、アッテネート手段としてのアッテネート部2と、信号処理手段としての信号処理部3と、ノイズシェーピング手段としてのノイズシェーピング部4と、設定手段

としての制御部5と、により構成されている。

【0073】なお、この構成のうち信号処理部3の型式としては、いわゆる固定小数点型又は浮動小数点型のいずれでもよいが、以下の説明では、固定小数点型の信号処理部を用いた場合について説明する。

【0074】また、ノイズシェーピング部4は、図1(b)に示すように、加算器6及び9と、ディザ加算手段としての加算器7と、再量子化器8と、フィルタ10と、により構成されている。

【0075】次に動作を説明する。

【0076】外部からオーバサンプリング部1に入力されるデジタル入力信号 $S_{in}$ は、当該オーバサンプリング部1において当該デジタル入力信号 $S_{in}$ のサンプリング周波数 $f_s$ の2倍のサンプリング周波数でオーバサンプリングされ、サンプリング信号 $S_{ov}$ が生成されてアッテネート部2に出力される。

【0077】次に、生成されたサンプリング信号 $S_{ov}$ は、制御部5からの制御信号 $S_{ca}$ に基づいて、後述するアッテネート信号 $S_{at}$ に対して信号処理部3においてレベルの増強処理（いわゆるブースト処理）を行った結果、そのレベルが当該信号処理部3において処理可能な最大レベルを越えてしまわないようにサンプリング信号 $S_{ov}$ のレベルを低減し、上記アッテネート信号 $S_{at}$ を生成して信号処理部3に出力する。

【0078】そして、信号処理部3では、制御部5からの制御信号 $S_r$ に基づいて、入力されたアッテネート信号 $S_{at}$ に対してそのレベルを変換する変換処理を行い、処理信号 $S_{pc}$ を生成してノイズシェーピング部4に出力する。

【0079】ここで、信号処理部3における変換処理は、例えば、使用者がデジタル入力信号 $S_{in}$ における特定の周波数帯域のレベルを増強したり（上記ブースト処理）又は特定の周波数帯域のレベルを低減したりすることを所望した場合に、これに対応する操作が図示しない操作部で実行されたとき、当該操作に対応した制御信号が制御部5に入力され、当該制御部5から当該操作に対応する上記制御信号 $S_r$ が信号処理部3に出力され、信号処理部3においてこれによりアッテネート信号 $S_{at}$ に対して当該操作に対応するレベルの増強処理又は低減処理が施される。

【0080】次に、ノイズシェーピング部4は、制御部5からの制御信号 $S_{cn}$ に基づいて、入力された処理信号 $S_{pc}$ に対していわゆるノイズシェーピング処理を施し、デジタル出力信号 $S_{out}$ を生成し、外部に出力する。

【0081】ここで、当該ノイズシェーピング処理としては、当該制御信号 $S_{cn}$ に基づいて、アッテネート部2及び信号処理部3においてレベルが低減された処理信号 $S_{pc}$ を再量子化すること及び当該再量子化により削除された下位ビットを補正すると共に、当該補正により生じたいわゆる量子化雑音の増加分を、当該処理信号 $S_{pc}$ の

サンプリング周波数（現在では $2 \times f_s$ ）に対して（ $f_s/2$ ）の周波数より高い周波数帯域に移行させる処理が実行される。

【0082】より具体的に図1(b)を用いて説明すると、ノイズシェーピング処理部4に入力された処理信号 $S_{pc}$ は、加算器6において、フィルタ10からのフィルタ信号 $S_f$ の論理を反転した信号が加算され、加算信号 $S_d$ が生成される。

【0083】次に、加算信号 $S_d$ は加算器7において後述する方法によりディザ信号 $S_z$ が加算され、加算信号 $S_{dz}$ として再量子化器8に出力される。そして、再量子化器8において再量子化され、上記デジタル出力信号 $S_{out}$ として出力される。

【0084】一方、デジタル出力信号 $S_{out}$ は、加算器9にも出力され、当該加算器9において加算信号 $S_d$ の論理を反転した信号と加算され、加算信号 $S_{ad}$ として上記フィルタ10に入力される。

【0085】その後、当該フィルタ10により、制御部5からの制御信号 $S_{cn}$ に基づいて設定されるノイズシェーピング特性によりフィルタ処理が施され、上記フィルタ信号 $S_f$ として加算器6に出力される。

【0086】ここで、ノイズシェーピング部4におけるノイズシェーピング処理について、より具体的に例示しつつ図2を用いて説明する。

【0087】なお、以下に示す例示は、デジタル入力信号 $S_{in}$ のサンプリング周波数が $f_s$ であり（従って、デジタル入力信号 $S_{in}$ としての情報は、周波数（ $f_s/2$ ）以下の周波数帯域に存在していることとなる。これは、いわゆる標本化定理によるものである。）、当該デジタル入力信号 $S_{in}$ に対して、信号処理部3において周波数 $f_1$ （ $< f_s/2$ ）を中心として3デシベルのレベル増強処理を行い、且つ周波数 $f_2$ （ $< f_s/2$ ）を中心として6デシベルのレベル低減処理を行う場合について示すものであり、この処理に対応してアッテネータ部2では、サンプリング信号 $S_{ov}$ に対して全ての周波数帯域に渡って一様に3デシベルのレベル低減処理を行っている。

【0088】先ず、本例では、信号処理部3において、上述のように周波数 $f_1$ を中心として3デシベルのレベル増強処理を行うと共に周波数 $f_2$ を中心として6デシベルのレベル低減処理を行うので、その周波数-レベル特性は図2(a)に示すような変化を有する特性となる。

【0089】一方、信号処理部3におけるレベル増強処理に対応して、アッテネータ部2ではサンプリング信号 $S_{ov}$ に対して全ての周波数帯域で一様に3デシベルのレベル低減処理を行うので、その周波数-レベル特性は図2(a)に示すように一様な特性となる。

【0090】そして、制御部5は、上記信号処理部3における各処理に対応して、図2(b)に示すようなノイ

ズシェーピング特性をフィルタ10に設定するように上記制御信号Scnを生成する。

【0091】ここで、図2(b)に示すノイズシェーピング特性としては、その原理から以下に示す三つの条件を具備する必要がある。

【0092】すなわち、

(a) 「 $1-H(z)$ 」が最小位相推移特性であること。

【0093】(b) 「 $1-H(z)$ 」の対数パワースペクトル密度の平均が0であること。つまり、

【数1】

$$\frac{1}{2\pi} \int_0^{2\pi} \log |1-H(e^{jw})^2| dw = 0$$

であること。

【0094】(c) M個のタップを有するフィルタ10の場合に以下の式が成立すること。

【0095】

【数2】

$$H(z) = z^{-1}(a_0 + a_1 z^{-1} + \dots + a_{M-1} z^{-(M-1)})$$

【0096】そこで、図2(b)に示すノイズシェーピング特性は上記の三つの要件を具備した上で以下に示すように設定される。

【0097】すなわち、 $0 \leq f \leq f_s/2$ の周波数帯域については、

【数3】 $H(z) = (\text{信号処理部3の周波数-レベル特性}) - (\text{ディザ信号Szの付加による雑音増加分の絶対値} + \text{アッテネート部2において低減されたレベルの絶対値})$

により図2(b)に示すノイズシェーピング特性の曲線が設定される。ここで、図2(b)に示す例では、ディザ信号Szの加算により、雑音が1デシベル増加した場合について示している。

【0098】次に、 $f_s/2 < f \leq f_s$ の周波数帯域については、図2(b)に右上がり斜線で示す領域Aの面積と同様に右下がり斜線で示す領域Bの面積とが等しくなるように、図2(b)における特性曲線と周波数軸とが交差する点及び当該交差点の周波数以上で周波数 $f_s$ 以下の周波数帯域における最大値レベル(図2(b)中符号Mで示すレベル)を設定する。

【0099】なお、図2(b)に符号Bで示す領域については、この特性に拘泥するものではなく、上記領域Aと当該領域Bとの面積が等しければ、領域Bのノイズシェーピング特性は上述した三つの条件(a)、(b)及び(c)さえ満たされていれば、その他はどのような特性でもよい。

【0100】また、周波数 $f_s$ より大きく周波数 $2 \times f_s$ 以下の周波数帯域におけるノイズシェーピング特性は、フィルタ10を実数領域で構成する場合には、図2

(b)に示した周波数-レベル特性を周波数 $f_s$ を示すレベル軸(| $1-H(z)$ |軸)に平行な直線を対称軸として線対称に折り返した形となる。

【0101】そして、上述したようにアッテネート部2のレベル低減処理及び信号処理部3における信号処理に基づいて設定された当該図2(b)で示す周波数-レベル特性によりノイズシェーピング部4においてノイズシェーピング処理を行うことにより、上述したノイズシェーピング処理としての機能、すなわち、アッテネート部2及び信号処理部3においてレベルが低減された処理信号Spcを再量子化すること及び当該再量子化により削除された下位ビットを補正すると共に、当該補正により生じたいわゆる量子化雑音の増加分を、当該処理信号Spcのサンプリング周波数に対して( $f_s/2$ )の周波数より高い周波数帯域に移行させる機能が発揮される。

【0102】次に、加算器7におけるディザ信号Szの加算方法について、図3を用いて説明する。

【0103】図3に示すように、加算器7におけるディザ信号Szとしては、例えば、図3(a)又は図3

(b)に示されるようなディザ信号Szを与えるが、本発明においては、ディザの発生方法やその付加位置又はディザの種類などには一切限定はない。

【0104】次に、上述した各構成部材の動作と並行して、制御部5は、図示しない操作部における操作に基づいて、信号処理部3におけるレベルの増強処理又は低減処理のための上記制御信号Srを生成すると共に、当該信号処理部3において実行すべき増強処理のレベルに対応して、当該レベルが信号処理部3の処理可能な最大レベルを超えないように上記アッテネート部2における低減処理のレベルを設定すべく上記制御信号Scaを生成して当該アッテネート部2に出力する。

【0105】さらに、制御部5は、操作部からの制御信号に基づいて、信号処理部3における増強処理及び低減処理のレベル並びにアッテネート部2に行わせる低減処理のレベルに対応して、図2(b)で示した特性のノイズシェーピング処理をノイズシェーピング部4に実行させるべく、上記制御信号Scnをフィルタ10に出力する。

【0106】これらの制御部5の動作により上記各構成部材が制御されることとなる。

#### 【0107】(II) 第1実施形態

次に、上述した原理に基づく本発明の第1実施形態について、図4及び図5を用いて説明する。なお、以下に説明する第1実施形態は、二つのスピーカを備えた、いわゆる2ウェイのデジタルスピーカシステムについて本発明を適用した場合の実施の形態である。

【0108】また、図4において、図1に示す場合と同様の構成部材については同様の部材番号を付して細部の説明を省略する。

【0109】図4に示すように、第1実施形態のディジ

タルスピーカシステムSは、上述した機能を有するオーバサンプリング部1及びアッテネート部2と、信号処理部3と、上述した機能を有するノイズシェーピング部4a及び4bと、D/Aコンバータ36及び44と、ローパスフィルタ手段としてのローパスフィルタ37及び45と、アンプ38及び46と、スピーカ手段としてのスピーカ39及び47とにより構成されている。ここで、スピーカ47が主として高域を再生し、スピーカ39が主として中域及び低域を再生する。

【0110】また、信号処理部3は、グラフィックイコライザ31と、ローパスフィルタ32と、ハイパスフィルタ40と、インバータ33及び41と、第2アッテネート手段及び補正手段としてのアッテネータ34及び42と、ディレイ部35及び43と、上述した機能を有する制御部5と、により構成されている。なお、当該信号処理部3で処理可能なビット数の最大値としては、デジタル入力信号Sinにおけるビット数（例えば24ビット）に後述する各ノイズシェーピング部における再量子化処理に伴って削減されるビット数（例えば2ビット）を加えたビット数（例えば、26ビット）以上のビット数のデジタル処理が可能とされている。

【0111】更に、インバータ33及び41は、夫々、スイッチ33a、33c、41a及び41cと反転器33b及び41bとにより構成されている。

【0112】ここで、ノイズシェーピング部4a及び4bは、夫々に図1(b)に示したノイズシェーピング部4と同様の構成を有している。

【0113】次に、動作を説明する。

【0114】オーバサンプリング部1は、上述した原理と同様に、デジタル入力信号Sinをそのサンプリング周波数 $f_s$ の2倍のサンプリング周波数でオーバサンプリングしてサンプリング信号Sovを生成しアッテネート部2に出力する。

【0115】そして、アッテネート部2は、制御部5からの制御信号Scalに基づいて、信号処理部3においてブースト処理を行った結果、そのレベルが当該信号処理部3において処理可能な最大レベルを越えてしまわないようにサンプリング信号Sovのレベルを低減し、アッテネート信号Satを生成して信号処理部3に出力する。このとき、当該レベル低減処理における周波数－レベル特性としては、例えば、図2(a)に示す全周波数帯域に渡って一様なレベル低減特性が採用される。

【0116】次に、信号処理部3内のグラフィックイコライザ31は、制御部5からの制御信号Sgerに基づいて、入力されたアッテネート信号Satに対してそのレベルを増強又は減少する変換処理を行い、イコライザ信号Sgeを生成してローパスフィルタ32及びハイパスフィルタ40に出力する。このときの当該変換処理のための周波数－レベル特性は、例えば、図2(a)に「信号処理部」として示す特性が採用される。

【0117】次に、ローパスフィルタ32は、入力されたイコライザ信号Sgeからスピーカ39により再生すべき低域及び中域の信号を抽出し、低域抽出信号Slとしてインバータ33に出力する。

【0118】そして、インバータ33は、スイッチ33a及び33cを協動的に動作させて低域抽出信号Slを反転器33bにより反転するか又はそのまま通過させて低域インバータ信号Slcを生成し、アッテネータ34に出力する。

【0119】ここで、インバータ33は、スピーカ39の種類によっては当該スピーカ39内の振動板を振動させる方向が同じ後述のデジタル出力信号Soutに対して逆となる場合があるため、これを調整すべく必要に応じて低域抽出信号Slを反転させるためのものである。

【0120】次に、アッテネータ34は、制御部5からの制御信号Satlに基づいて、入力された低域インバータ信号Slcのレベルを予め設定されたレベルだけ低減し、低域アッテネート信号Salcを生成してディレイ部35に出力する。

【0121】ここで、アッテネータ34は、スピーカ39の種類によっては同じデジタル出力信号Soutであっても出力される音圧レベルが異なる場合があるため、スピーカ47から出力される音圧レベルとのバランスをとって再生音の歪みを是正すべく、必要に応じて低域インバータ信号Slcのレベルを減衰させるためのものである。

【0122】次に、ディレイ部35は、スピーカ39とスピーカ47との間で夫々に出力される音の位相を合わせるべく低域アッテネート信号Salcの位相を調整し、低域処理信号Spclを生成してノイズシェーピング部4aに出力する。

【0123】そして、ノイズシェーピング部4aは、制御部5aからの制御信号Scnlに基づいて、上記アッテネート部2、グラフィックイコライザ31及びアッテネータ34におけるレベルの増強処理及び低減処理に対応するノイズシェーピング特性で低域処理信号Spclに対してノイズシェーピング処理を施し、低域デジタル出力信号Soutlを生成する。

【0124】このとき、上記アッテネート部2及びグラフィックイコライザ31におけるレベルの増強処理及び低減処理の周波数－レベル特性として図2(a)に示す特性が採用された場合には、当該ノイズシェーピング特性に対応する周波数－レベル特性としては、例えば、図2(b)に示す周波数－レベル特性に対してアッテネータ34におけるレベル低減処理の影響を図2に示した方法と同様の方法により加味した特性が採用される。

【0125】このノイズシェーピング処理により、アッテネート部2及び信号処理部3においてレベルが低減された低域処理信号Spclの再量子化により削除された下位ビットが補正されると共に、当該補正により生じたい

わゆる量子化雑音の増加分が元のデジタル入力信号  $S_{in}$  のサンプリング周波数の二分の一の周波数より高い周波数帯域に移行される。

【0126】そして、D/Aコンバータ36は低域デジタル出力信号  $S_{out1}$  をデジタル信号からアナログ信号に変換し、低域アナログ信号  $S_{la}$  を生成してローパスフィルタ37に出力する。

【0127】次に、ローパスフィルタ37は、当該低域アナログ信号  $S_{la}$  のうち、周波数  $f_s/2$  以上の周波数帯域の信号を低減し、アナログ出力信号  $S_{oual}$  を生成する。このローパスフィルタ37の機能により、上述した各部の処理で生じた量子化雑音の大部分がノイズシェーピング部4aの処理により移行されている周波数  $f_s/2$  以上の周波数帯域の信号が低減され、従って、周波数  $f_s/2$  以下の周波数帯域内の当該量子化雑音が実質的に低減されることとなる。

【0128】そして、アンプ38は、アナログ出力信号  $S_{oual}$  をスピーカ39を駆動可能なレベルまで増幅し、当該スピーカ39に出力してこれを駆動する。

【0129】その後、スピーカ39は、アナログ出力信号  $S_{oual}$  に対応する音を出力する。

【0130】一方、ハイパスフィルタ40は、入力されたイコライザ信号  $S_{ge}$  からスピーカ47により再生すべき高域の信号を抽出し、高域抽出信号  $S_h$  としてインバータ41に出力する。

【0131】そして、インバータ41は、スイッチ41a及び41cを協動的に動作させて高域抽出信号  $S_h$  を反転器41bにより反転するか又はそのまま通過させて高域インバータ信号  $S_{hc}$  を生成し、アッテネータ42に出力する。

【0132】ここで、インバータ41は、上記インバータ33と同様に、スピーカ47の種類によっては当該スピーカ47内の振動板を振動させる方向が同じ後述するデジタル出力信号  $S_{outh}$  に対して逆となる場合があるため、これを調整すべく必要に応じて高域抽出信号  $S_h$  を反転させるためのものである。

【0133】次に、アッテネータ42は、制御部5からの制御信号  $S_{ath}$  に基づいて、入力された高域インバータ信号  $S_{hc}$  のレベルを予め設定されたレベルだけ低減し、高域アッテネート信号  $S_{ahc}$  を生成してディレイ部43に出力する。

【0134】ここで、アッテネータ42は、上記アッテネータ34と同様に、スピーカ47の種類によっては同じデジタル出力信号  $S_{outh}$  であっても出力される音圧レベルが異なる場合があるため、スピーカ39から出力される音圧レベルとのバランスをとって再生音の歪みを是正すべく、必要に応じて高域インバータ信号  $S_{hc}$  のレベルを減衰させるためのものである。

【0135】次に、ディレイ部43は、スピーカ47とスピーカ39との間で夫々に出力される音の位相を合わ

せるべく高域アッテネート信号  $S_{ahc}$  の位相を調整し、高域処理信号  $S_{pch}$  を生成してノイズシェーピング部4bに出力する。

【0136】そして、ノイズシェーピング部4bは、制御部5からの制御信号  $S_{cnh}$  に基づいて、上記アッテネータ2、グラフィックイコライザ31及びアッテネータ42におけるレベルの増強処理及び低減処理に対応するノイズシェーピング特性で高域処理信号  $S_{pch}$  に対してノイズシェーピング処理を施し、高域デジタル出力信号  $S_{outh}$  を生成する。

【0137】このとき、上記アッテネータ2及びグラフィックイコライザ31におけるレベルの増強処理及び低減処理の周波数-レベル特性として図2(a)に示す特性が採用された場合には、当該ノイズシェーピング特性に対応する周波数-レベル特性としては、例えば、図2(b)に示す周波数-レベル特性に対してアッテネータ42におけるレベル低減を図2に示した方法と同様の方法により加味した特性が採用される。

【0138】このノイズシェーピング処理により、アッテネータ2及び信号処理部3においてレベルが低減された高域処理信号  $S_{pch}$  の再量子化により削除された下位ビットが補正されると共に、当該補正により生じたいわゆる量子化雑音の増加分が元のデジタル入力信号  $S_{in}$  のサンプリング周波数の二分の一の周波数より高い周波数帯域に移行される。

【0139】そして、D/Aコンバータ44は高域デジタル出力信号  $S_{outh}$  をデジタル信号からアナログ信号に変換し、高域アナログ信号  $S_{ha}$  を生成してローパスフィルタ45に出力する。

【0140】次に、ローパスフィルタ45は、当該高域アナログ信号  $S_{ha}$  のうち、周波数  $f_s/2$  以上の周波数帯域の信号を低減し、アナログ出力信号  $S_{ouah}$  を生成する。このローパスフィルタ45の機能により、上述した各部の処理により生じた量子化雑音の大部分がノイズシェーピング部4bの処理により移行されている周波数  $f_s/2$  以上の周波数帯域の信号が低減され、従って、可聴周波数帯域内の当該量子化雑音が実質的に低減されたこととなる。

【0141】そして、アンプ46は、アナログ出力信号  $S_{ouah}$  をスピーカ47を駆動可能なレベルまで増幅し、当該スピーカ47に出力してこれを駆動する。

【0142】その後、スピーカ47は、アナログ出力信号  $S_{ouah}$  に対応する音を出力する。

【0143】一方、上述した低域抽出信号  $S_l$  及び高域抽出信号  $S_h$  に対する各構成部材の処理と並行して、制御部5は、グラフィックイコライザ31における増強処理のレベルに対応して、当該レベルが信号処理部3の処理可能な最大レベルを超えないように上記アッテネータ2における低減処理のレベルを設定すべく上記制御信号  $S_{ca}$  を生成して当該アッテネータ2に出力する。

【0144】さらに、制御部5は、グラフィックイコライザ31において実行すべき増強処理及び低減処理のレベルに対応する上記制御信号Sgerを図示しない操作部における操作に対応して生成すると共に、当該増強処理及び低減処理のレベル並びにアッテネート部2に行わせる低減処理並びにアッテネータ34及び42における低減処理のレベルに対応して、例えば、図2(b)で示した特性に対応して上述した特性のノイズシェーピング処理をノイズシェーピング部4aに実行させるべく上記制御信号Scnlをノイズシェーピング部4a内のフィルタに出力すると共に、同様のノイズシェーピング処理をノイズシェーピング部4bに実行させるべく上記制御信号Scnhをノイズシェーピング部4b内のフィルタに出力する。

【0145】更にまた、制御部5は、スピーカ39及び47における夫々の予め設定された音圧レベルのバランスに基づいて各アッテネータ34及び42におけるレベルの低減量を制御すべく上記制御信号Sat1及びSathを出力する。

【0146】以上説明したように、実施形態のデジタルスピーカシステムSの動作によれば、デジタル入力信号Sinのサンプリングレートを増加し、更に高域処理信号Spch又は低域処理信号Spclに対してアッテネート部2及びアッテネータ34又は42における低減処理の周波数-レベル特性及びグラフィックイコライザ31におけるレベルの増強処理及び低減処理の周波数-レベル特性に対応したノイズシェーピング処理を施すので、サンプリング周波数fsの二分の一の周波数より低い周波数帯域の量子化雑音を相対的に低減できると共に、アッテネート部2及びアッテネータ34又は42における低減処理及びグラフィックイコライザ31における低減処理後の高域処理信号Spch又は低域処理信号Spclを再量子化する際に脱落したビット成分を補償することができるとなり、元のデジタル入力信号Sinにおける量子化特性を劣化させることなくより当該デジタル入力信号Sinに忠実な音を再生できる。

【0147】また、ノイズシェーピング部4a又は4bではディザ信号Szの加算により量子化雑音が白色雑音化できると共に当該ディザ信号Szの加算により増加した雑音成分も除去できる。

【0148】更に、デジタル入力信号Sinにおけるビット数に各ノイズシェーピング部における再量子化処理に伴って削減されるビット数を加えたビット数より多いビット数のデジタル処理が信号処理部3で可能であるので、デジタルスピーカシステムS全体としていわゆる桁落ちによる量子化雑音の増加を防止できる。

【0149】なお、上述した構成のうち、ローパスフィルタ32及びハイパスフィルタ40については、この構成の他に、図5(a)に示すように、イコライザ信号Sgeをハイパスフィルタ40におけるフィルタ処理により

生じる遅延を補償するようにディレイ部66で遅延させた信号から高域抽出信号Shを減じた信号を上記低域抽出信号Slとして出力するように構成することもできる。

【0150】また、これに対して、図5(b)に示すように、イコライザ信号Sgeをローパスフィルタ32におけるフィルタ処理により生じる遅延を補償するようにディレイ部68で遅延させた信号から低域抽出信号Slを減じた信号を上記高域抽出信号Shとして出力するように構成することもできる。

### 【0151】(III) 第2実施形態

次に、本発明の他の実施形態である第2実施形態について、図6を用いて説明する。

【0152】上述した第1実施形態においては、スピーカを二つのみ備えた2ウェイのデジタルスピーカシステムSについて本発明を適用した場合について説明したが、第2実施形態は更に多くのスピーカを有するデジタルスピーカシステムS'についての実施形態である。

【0153】第2実施形態のデジタルスピーカシステムS'は、図6に示すように、上述したオーバサンプリング部1と、アッテネート部2と、グラフィックイコライザ31と、ローパスフィルタ50と、相互に通過周波数帯域が異なるバンドパスフィルタ51、……、52と、ハイパスフィルタ53と、スピーカ処理部54、55、……、56、57と、上記ローパスフィルタ50、バンドパスフィルタ51、……、52及びハイパスフィルタ53に対応して、相互に再生する音の周波数帯域が異なるスピーカ58、59、……、60及び61と、各スピーカ処理部54、55、……、56、57並びにアッテネート部2及びグラフィックイコライザ31を統括的に制御する制御部62と、により構成されている。

【0154】ここで、スピーカ処理部54、55、……、56、57は、夫々に第1実施形態で述べた、インバータ(例えば、インバータ33に相当する。)、アッテネータ(例えば、アッテネータ34に相当する。)、ディレイ部(例えば、ディレイ部35に相当する。)、ノイズシェーピング部(例えば、ノイズシェーピング部4aに相当する。)、D/Aコンバータ(例えば、D/Aコンバータ36に相当する。)、ローパスフィルタ(例えば、ローパスフィルタ37に相当する。)及びアンプ(例えば、アンプ38に相当する。)が含まれている。

【0155】次に、動作を説明する。

【0156】オーバサンプリング部1、アッテネート部2及びグラフィックイコライザ31は、上述した第1実施形態と同様の動作を行い、イコライザ信号Sgeを出力する。

【0157】そして、ローパスフィルタ50、バンドパスフィルタ51、……、52及びハイパスフィルタ53は、イコライザ信号Sgeから夫々の通過周波数帯域に対

応する信号を抽出し、夫々スピーカ処理部54、55、……、56又は57に出力する。

【0158】そして、各スピーカ処理部54、55、……、56又は57に含まれる各構成部材は、上述した第1実施形態と同様な処理を行い、各スピーカ58、59、……、60及び61を駆動するためのアナログ出力信号を生成する。

【0159】このとき、制御部62は、アッテネータ部2及びグラフィックイコライザ31並びに各アッテネータにおいて実行されるレベル変更処理に対応して上記制御信号Sca及びSgerを出力すると共に、各スピーカ処理部54、55、……、56及び57内の各ノイズシェーピング部におけるノイズシェーピング特性を設定するための制御信号Scnを各スピーカ処理部54、55、……、56及び57に出力する。

【0160】これにより、上記出力された各アナログ出力信号には、各ノイズシェーピング部による本発明のノイズシェーピング処理が施されている。

【0161】すなわち、各アナログ出力信号においては、アッテネータ部2及びグラフィックイコライザ31並びに各アッテネータにおいてレベルが低減された各信号の再量子化により削除された下位ビットが補正されると共に、当該補正により生じたいわゆる量子化雑音の増加分が元のデジタル入力信号Sinのサンプリング周波数に対して( $f_s/2$ )の周波数より高い周波数帯域に移行されている。

【0162】そして、スピーカ58、59、……、60及び61は、夫々対応するアナログ出力信号に基づいて、対応する周波数帯域の音を再生する。

【0163】以上説明したように、第2実施形態のデジタルスピーカシステムS'によれば、第1実施形態の効果に加えて、複数のスピーカ58、59、……、60及び61を有するスピーカシステムS'であっても、量子化特性を改善すると共に各スピーカ58、59、……、60及び61の出力特性の相違による再生音の歪みを低減して良好な音を出力することができる。

#### 【0164】(IV) 第3実施形態

次に、本発明の更に他の実施形態である第3実施形態について、図7を用いて説明する。

【0165】上述した第1又は第2実施形態においては、グラフィックイコライザ31において、アッテネータ信号Satのレベルの低減処理だけでなくレベルの増強処理をも行った場合について説明したが、第3実施形態は、グラフィックイコライザ31或いはアッテネータ34又は42においてアッテネータ信号Sat或いは低域インパータ信号S<sub>lc</sub>又は高域インパータ信号S<sub>hc</sub>のレベル低減処理のみを行うデジタルスピーカシステムについて本発明を適用した場合の実施形態である。

【0166】第3実施形態のデジタルスピーカシステムの構成は、図4に示すデジタルスピーカシステムS

と基本的に同じであるので、細部の説明は省略する。

【0167】次に、第3実施形態の特徴であるノイズシェーピング部におけるノイズシェーピング特性の設定について図7を用いて説明する。

【0168】第3実施形態のデジタルスピーカシステムのグラフィックイコライザ31においては、上述のようにレベルの低減処理しか行われないので、当該グラフィックイコライザ31自体の処理により扱われる信号のレベルが当該グラフィックイコライザ31で扱えるレベルの最大値を越えることはあり得えない。従って、第3実施形態においては、アッテネータ部2におけるレベルの低減処理は必要がない。

【0169】よって、第3実施形態のノイズシェーピング処理では、信号処理部3及び各アッテネータでレベルが低減された各信号の再量子化により削除された下位ビットの補正処理及び当該補正により生じたいわゆる量子化雑音の増加分をサンプリング周波数の二分の一の周波数より高い周波数帯域に移行させる処理が実行される。

【0170】すなわち、デジタル入力信号Sinのサンプリング周波数が $f_s$ であり、当該デジタル入力信号Sinに対して、信号処理部3において周波数 $f_2$ ( $< f_s/2$ )を中心として6デシベルのレベル低減処理(すなわち、グラフィックイコライザ31とアッテネータ34又は42の組み合わせによる低減処理)を行う場合について図7を用いて例示しつつより具体的に説明すると、本例では、信号処理部3において、上述のように周波数 $f_2$ を中心とした6デシベルのレベル低減処理のみを行うので、その周波数-レベル特性は図7(a)に示すような変化を有する特性となる。

【0171】一方、信号処理部3におけるレベル低減処理に対しては、アッテネータ部2におけるレベル低減処理は不要なので、アッテネータ部2の周波数-レベル特性は図7(a)に示すように一様な0デシベルの特性となる。

【0172】従って、第3実施形態におけるノイズシェーピング特性は、第1実施形態で示した三つの条件に基づいて、図7(b)に示すように設定されるものとなる。

【0173】すなわち、 $0 \leq f \leq f_s/2$ の周波数帯域については、

【数4】 $H(z) = (\text{信号処理部3の周波数-レベル特性}) - (\text{ディザ信号Szの付加による雑音増加分の絶対値} + \text{各アッテネータにおいて低減されたレベルの絶対値})$

により図7(b)に示すノイズシェーピング特性の曲線が設定される。ここで、図7(b)に示す例では、ディザ信号Szの加算により、雑音が1デシベル増加した場合について示している。

【0174】次に、 $f_s/2 < f \leq f_s$ の周波数帯域については、図7(b)に右上がり斜線で示す領域Aの面積

と同様に右下がり斜線で示す領域Bの面積とが等しくなるように、図7(b)における特性曲線と周波数軸とが交差する点及び当該交差点の周波数以上で周波数 $f_s$ 以下の周波数帯域における最大値レベル(図7(b)中符号Mで示すレベル)を設定する。

【0175】なお、第1実施形態と同様に、図7(b)に符号Bで示す領域については、この特性に拘泥するものではなく、上記領域Aと当該領域Bとの面積が等しければ領域Bのノイズシェーピング特性は、上述した三つの条件(a)、(b)及び(c)さえ満たされていれば、その他はどのような特性でもよい。

【0176】また、周波数 $f_s$ より大きく周波数 $2 \times f_s$ 以下の周波数帯域におけるノイズシェーピング特性は、第1実施形態と同様に、図7(b)に示した周波数-レベル特性を周波数 $f_s$ を示すレベル軸に平行な直線を対称軸として線対称に折り返した形となる。

【0177】そして、上述したように信号処理部3におけるレベル低減処理に基づいて設定された当該図7

(b)で示す周波数-レベル特性によりノイズシェーピング部においてノイズシェーピング処理を行うことにより、上述したノイズシェーピング処理としての機能が発揮される。

【0178】以上説明したように、第3実施形態のデジタルスピーカシステムの動作によれば、デジタル入力信号 $S_{in}$ のサンプリングレートを増加し、更に信号処理部3におけるレベル低減処理の周波数-レベル特性に対応したノイズシェーピング処理を施すので、各再量子化処理により脱落したビット成分を補償することができると共に、サンプリング周波数の二分の一の周波数より低い周波数帯域の量子化雑音を相対的に低減できる。

#### 【0179】(V) 変形形態

次に、本発明の他の変形形態について説明する。

【0180】先ず、上述した各実施形態においては、グラフィックイコライザ31におけるレベルの変更を可変とした場合について説明したが、これ以外に、当該グラフィックイコライザにおけるレベルの変更を予め設定された場合のみに固定したデジタルスピーカシステムに対して本発明を適用することもできる。

【0181】この場合には、アッテネート部2におけるレベル低減の程度もグラフィックイコライザ31におけるレベル変更の程度に対応して一通りに固定的に決まるので、結果として、ノイズシェーピング部におけるノイズシェーピング特性も可変とする必要はなく、上記各実施形態における制御部が不要となる。

【0182】そして、この場合にも、固定的とされているグラフィックイコライザ31における周波数-レベル特性及びアッテネート部2における周波数-レベル特性に対応して上述した方法で当該ノイズシェーピング特性を固定的に決定することにより、本発明としての効果、すなわち、デジタル入力信号 $S_{in}$ における量子化

精度を落とすことなく量子化雑音を低減して量子化特性を改善し、よりデジタル入力信号 $S_{in}$ に近い音を再生することができる。

【0183】また、上述の各実施形態においては、最初にオーバーサンプリング部1におけるサンプリングレートの増加を行ったが、これ以外に、当該オーバーサンプリング部1の位置は、ノイズシェーピング部4a又は4bの前段であれば、いずれの位置に接続してもよい。

【0184】更に、信号処理部3が、例えば浮動小数点型DSP等で構成されていることによってデジタル値としての「1.0」以上のレベルを有する信号を扱うことができるのであれば、アッテネート部2を上記各実施形態と異なるいずれの位置に接続してもよい。

【0185】より具体的には、例えば、デジタル出力信号 $S_{out}$ のレベルがデジタル値としての「1.0」を越えないように、信号処理部3とノイズシェーピング部4の間にアッテネート部2を設けてもよい。

【0186】更に、上述した各実施形態及び変形形態では、オーバーサンプリング処理のためのサンプリング周波数として、元のデジタル入力信号 $S_{in}$ のサンプリング周波数の2倍のサンプリング周波数を用いたが、これ以外に、デジタル入力信号 $S_{in}$ のサンプリング周波数をそのN倍(Nは1より大きい実数)に変換した場合でも、各実施形態及び変形形態と同様の効果が得られる。

【0187】更にまた、上述した各実施形態及び変形形態は、本発明を音響信号としてのデジタル入力信号 $S_{in}$ に対して適用した場合の実施形態及び変形形態について説明したが、これ以外に、例えば、画像信号に対しても本発明をそのまま適用して、そのレベルの増減を伴う処理を行っても、量子化精度を維持しつつ量子化雑音を低減することができる。

【0188】また、これまで説明してきたノイズシェーピング特性は、信号処理部3又はアッテネート部2の特性の変化に基づいて設定されていたが、これ以外に、例えば信号処理部3のレベル変更特性の下限值又はアッテネータ部2のレベル変更特性の下限值が予め定まっていれば、その値に基づいて固定的にノイズシェーピング特性を決定することもできる。

【0189】更に、上述した信号処理部3及びアッテネート部2における信号処理は各サンプル毎に実行されるが、これらの処理を実時間で実行するとき、サンプリング周波数の変更前では一サンプルの時間はサンプリング周波数変更後に比して長くなる。

【0190】従って、オーバーサンプリング部1を信号処理部3又はアッテネート部2の後段に置くことにより、信号処理の実行に使用できる時間が長くなる。これにより、同じ能力の信号処理部3を使用する場合、サンプリング周波数の変更前にレベル変更等のこれらの処理を行えば、サンプリング周波数変更後にこれらの処理を行う場合よりも多くの処理を実行することができる。



【0191】

【発明の効果】以上説明したように、請求項1に記載の発明によれば、デジタル入力信号又は処理信号のサンプリングレートを増加し、更に処理信号に対して信号処理の周波数－レベル特性に対応したノイズシェーピング処理を施すので、レベルが低減された処理信号の量子化により脱落したビット成分を補償することができると共に、入力サンプリング周波数の二分の一の周波数より低い周波数帯域の量子化雑音を相対的に低減できる。

【0192】従って、元のデジタル入力信号における量子化の精度を維持したまま信号処理を施すと共に、量子化雑音を低減して出力することができ、元のデジタル入力信号により近いデジタル出力信号を得ることができる。

【0193】請求項2に記載の発明によれば、デジタル入力信号、アッテネート信号又は処理信号のうち、いずれか一の信号のサンプリングレートを増加し、更に処理信号に対して、アッテネート手段における低減処理の周波数－レベル特性及び増減信号処理の周波数－レベル特性に対応したノイズシェーピング処理を施すので、信号処理手段において増強処理を行うときでも、レベルが低減された処理信号の量子化により脱落したビット成分を補償することができると共に、入力サンプリング周波数の二分の一の周波数より低い周波数帯域の量子化雑音を相対的に低減できる。

【0194】従って、信号処理手段において増強処理を行うときでも、元のデジタル入力信号における量子化の精度を維持したまま信号処理を施すと共に、量子化雑音を低減して出力することができ、元のデジタル入力信号により近いデジタル出力信号を得ることができる。

【0195】請求項3に記載の発明によれば、デジタル入力信号、アッテネート信号又は処理信号のうち、いずれか一の信号のサンプリングレートを増加し、更にアッテネート信号に対して、アッテネート手段における低減処理の周波数－レベル特性及び増減信号処理における周波数－レベル特性に対応したノイズシェーピング処理を施すので、デジタル出力信号のレベルを調整すべくアッテネート手段において低減処理を行っても、レベルが低減されたアッテネート信号の量子化により脱落したビット成分を補償することができると共に、入力サンプリング周波数の二分の一の周波数より低い周波数帯域の量子化雑音を相対的に低減できる。

【0196】従って、アッテネート手段において低減処理を行うときでも、元のデジタル入力信号における量子化の精度を維持したまま信号処理を施すと共に、量子化雑音を低減して出力することができ、元のデジタル入力信号により近いデジタル出力信号を得ることができる。

【0197】請求項4に記載の発明によれば、請求項1、

から3のいずれか一項に記載の発明の効果に加えて、ディザの加算により量子化雑音を白色雑音化できる共に当該ディザの加算により増加した雑音成分も除去できる。

【0198】請求項5に記載の発明によれば、デジタル入力信号、アッテネート信号又は処理信号のうち、いずれか一の信号のサンプリングレートを増加し、更に処理信号に対してアッテネート手段における低減処理の周波数－レベル特性及び信号処理手段における信号処理の周波数－レベル特性に対応したノイズシェーピング処理を施すので、レベルが低減された処理信号の量子化により脱落したビット成分を補償することができると共に、入力サンプリング周波数の二分の一の周波数より低い周波数帯域の量子化雑音を相対的に低減できる。

【0199】従って、元のデジタル入力信号における量子化の精度を維持したまま信号処理を施すと共に、量子化雑音を低減して出力することができ、元のデジタル入力信号により近いデジタル出力信号を得ることができる。

【0200】請求項6に記載の発明によれば、デジタル入力信号、アッテネート信号又は処理信号のうち、いずれか一の信号のサンプリングレートを増加し、更にアッテネート信号に対して、アッテネート手段における低減処理の周波数－レベル特性及び信号処理における周波数－レベル特性に対応したノイズシェーピング処理を施すので、デジタル出力信号のレベルを調整すべくアッテネート手段において低減処理を行っても、レベルが低減されたアッテネート信号の量子化により脱落したビット成分を補償することができると共に、入力サンプリング周波数の二分の一の周波数より低い周波数帯域の量子化雑音を相対的に低減できる。

【0201】従って、アッテネート手段において低減処理を行うときでも、元のデジタル入力信号における量子化の精度を維持したまま信号処理を施すと共に、量子化雑音を低減して出力することができ、元のデジタル入力信号により近いデジタル出力信号を得ることができる。

【0202】請求項7に記載の発明によれば、請求項1から6のいずれか一項に記載の発明の効果に加えて、デジタル入力信号におけるビット数に各量子化に伴って削減されるビット数を加えたビット数より多いビット数のデジタル処理が可能であるので、デジタル信号処理装置全体としていわゆる桁落ちによる量子化雑音の増加を防止できる。

【0203】請求項8に記載の発明によれば、請求項2から7のいずれか一項に記載の発明の効果に加えて、レベルが低減された音響信号に対応する処理信号の量子化により脱落したビット成分を補償することができると共に、音響信号における入力サンプリング周波数の二分の一の周波数より低い周波数帯域の量子化雑音を相対的に低減できる。

【0204】従って、元の音響信号における量子化の精度を維持したまま信号処理を施すと共に、量子化雑音を低減し元のデジタル入力信号により近い音として出力することができる。

【0205】請求項9に記載の発明によれば、請求項8に記載の発明の効果に加えて、複数のスピーカ手段を有するスピーカシステムであっても、量子化特性を改善すると共に各スピーカ手段の出力特性を補正することができる。

【0206】請求項10に記載の発明によれば、デジタル入力信号又は補正信号のうち、いずれか一の信号のサンプリングレートを増加し、更に補正信号に対して補正処理の周波数－レベル特性に対応したノイズシェーピング処理を施すので、レベルが低減された補正信号を量子化により脱落したビット成分を補償することができると共に、入力サンプリング周波数の二分の一の周波数より低い周波数帯域の量子化雑音を相対的に低減できる。

【0207】従って、元のデジタル入力信号における量子化の精度を維持したままスピーカの出力特性を補正することができると共に、量子化雑音を低減してデジタル出力信号を出力することができ、元のデジタル入力信号により近い音をスピーカ手段から出力することができる。

【0208】請求項11に記載の発明によれば、請求項10に記載の発明の効果に加えて、複数のスピーカ手段を有するスピーカシステムであっても、量子化特性を改善すると共に各スピーカ手段の出力特性を補正することができる。

【0209】請求項12に記載の発明によれば、請求項11に記載の発明の効果に加えて、各補正手段が各スピーカ手段間における出力特性の相違を補償するので、歪みの無い良好な音を出力することができる。

【0210】請求項13に記載の発明によれば、請求項8から12のいずれか一項に記載の発明の効果に加えて、デジタル出力信号のうち、入力サンプリング周波数の二分の一より高い周波数帯域の当該デジタル出力信号のレベルを低減するので、入力サンプリング周波数の二分の一よりも高い周波数帯域に移行している量子化雑音を除去することができる。

#### 【図面の簡単な説明】

【図1】本発明の原理を示す概要構成ブロック図であり、(a)は全体構成のブロック図であり、(b)はノイズシェーピング部の構成を示すブロック図である。

【図2】本発明のノイズシェーピング特性を説明する図であり、(a)は信号処理部とアッテネート部の周波数－レベル特性の例を示す図であり、(b)はノイズシェーピング特性の例を示す図である。

【図3】ディザの加算を示す図であり、(a)はディザ加算の第1の方法を示す図であり、(b)はディザ加算の第2の方法を示す図である。

【図4】第1実施形態のデジタルスピーカシステムの概要構成を示すブロック図である。

【図5】第1実施形態のフィルタ部の構成を示すブロック図であり、(a)は他の構成例を示すブロック図(I)であり、(b)は他の構成例を示すブロック図(II)である。

【図6】第2実施形態のデジタルスピーカシステムの概要構成を示すブロック図である。

【図7】第3実施形態におけるノイズシェーピング特性を示す図であり、(a)は信号処理部とアッテネート部の周波数－レベル特性の例を示す図であり、(b)はノイズシェーピング特性の例を示す図である。

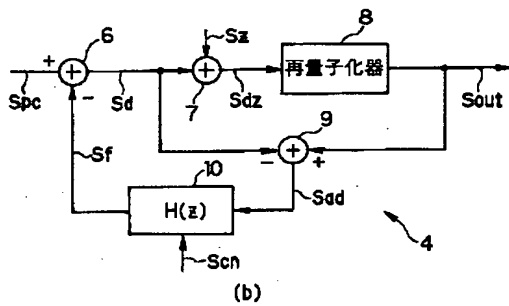
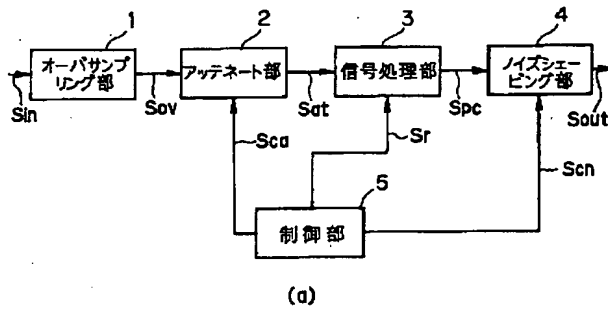
#### 【符号の説明】

- 1…オーバーサンプリング部
- 2…アッテネート部
- 3…信号処理部
- 4、4a、4b…ノイズシェーピング部
- 5…制御部
- 6、7、9、65、67…加算器
- 8…再量子化器
- 10…フィルタ
- 31…グラフィックイコライザ
- 32、37、45、50…ローパスフィルタ
- 33、41…インバータ
- 33a、33c、41a、41c…スイッチ
- 33b、41b…反転器
- 34、42…アッテネータ
- 35、43、66、68…ディレイ部
- 36、44…D/Aコンバータ
- 38、46…アンプ
- 39、47、58、59、60、61…スピーカ
- 40、53…ハイパスフィルタ
- 51、52…バンドパスフィルタ
- 54、55、56、57…スピーカ処理部
- S、S'…デジタルスピーカシステム
- D…データ
- Z…ディザ
- Sin…デジタル入力信号
- Sov…サンプリング信号
- Sat…アッテネート信号
- Spc…処理信号
- Sout…デジタル出力信号
- Sca、Scn、Scnl、Scnh、Sr、Sger、Satl、Sath…制御信号
- Sd、Sdz、Sad…加算信号
- Sz…ディザ信号
- Sf…フィルタ信号
- Sge…イコライザ信号
- Sl…低域抽出信号
- Slc…低域インバータ信号

Salc…低域アッテネート信号  
 Spcl…低域処理信号  
 Soutl…低域デジタル出力信号  
 Sla…低域アナログ信号  
 Soual、Souah…アナログ出力信号  
 Sout…デジタル出力信号

【図1】

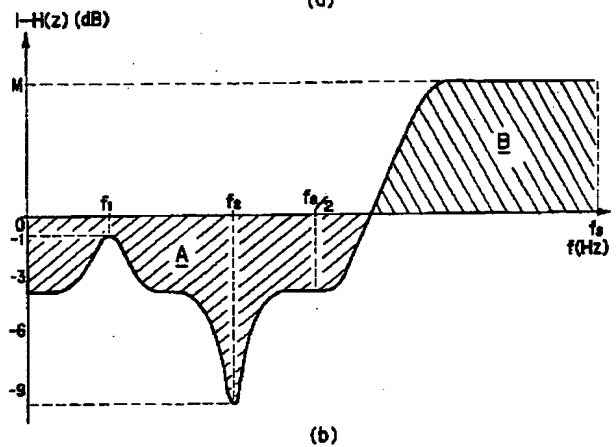
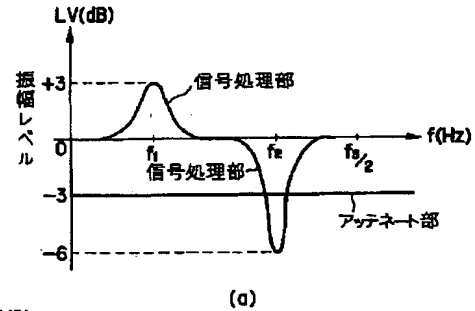
本発明の原理を示す概要構成ブロック図



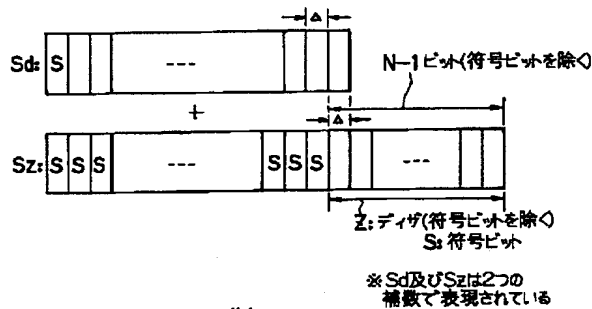
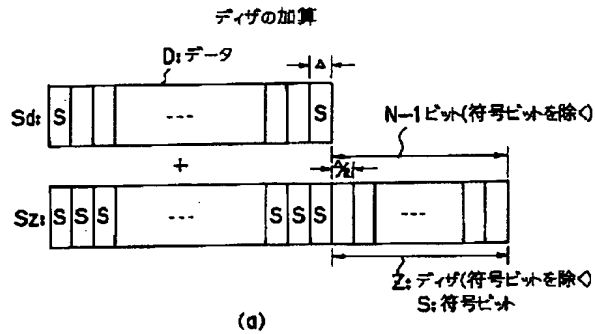
Sh…高域抽出信号  
 Shc…高域インバータ信号  
 Sahc…高域アッテネート信号  
 Spch…高域処理信号  
 South…高域デジタル出力信号  
 Sha…高域アナログ信号

【図2】

本発明のノイズシェーピング特性

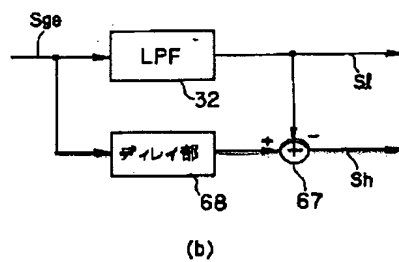
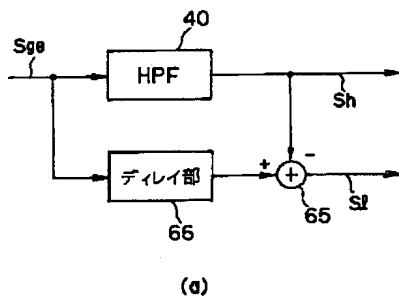


【図3】



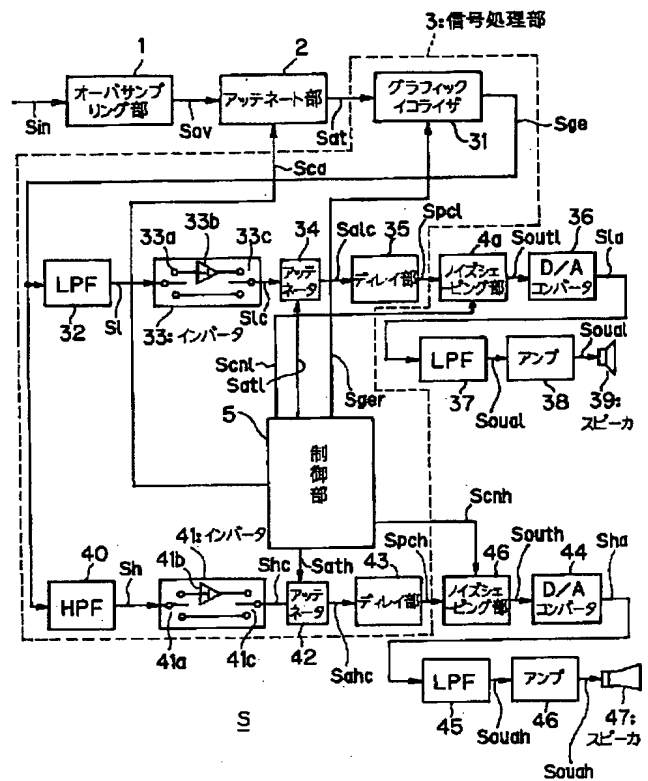
【図5】

第1実施形態のフィルタ部の構成を示すブロック図



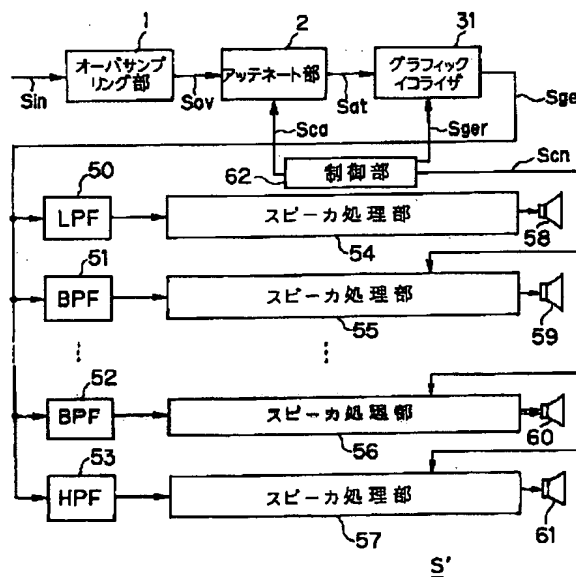
【図4】

第1実施形態のデジタルスピーカシステムの概要構成を示すブロック図

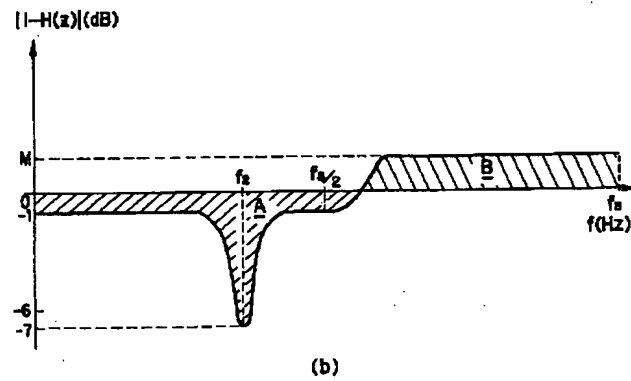
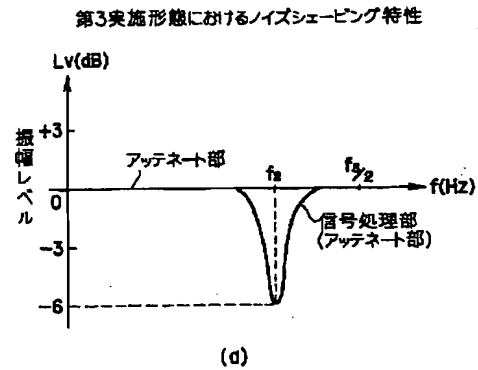


【図6】

第2実施形態のデジタルスピーカシステムの概要構成を示すブロック図



【図 7】



フロントページの続き

(72) 発明者 古口 喜一郎  
埼玉県所沢市花園4丁目2610番地 パイオ  
ニア株式会社所沢工場内  
(72) 発明者 宮本 文彦  
埼玉県所沢市花園4丁目2610番地 パイオ  
ニア株式会社所沢工場内

(72) 発明者 能村 出穂  
埼玉県所沢市花園4丁目2610番地 パイオ  
ニア株式会社所沢工場内  
(72) 発明者 増成 勇人  
埼玉県所沢市花園4丁目2610番地 パイオ  
ニア株式会社所沢工場内